Aritmeticko-logicka jednotka

Vykonava aritmaticke a logicke operacie  
 aritmaticke su scitanie, odcitanie, nasobenie delenie  
 logicke su ako, mensi, väčší

Riadiaca jednotka

Hl účelom je riadiť komuikáciu procesora s okolím  
 prenáša dáta z pamäte do ALJ a másledne ju posúva dalej späť do pämete

Registre

Vnútorná dočastné pamäete procesora, kt slúžia na ukladanie operandov pred vykonaním inštrukcie a tiež na uchovanie výsledkov operácie

Dekoder inštrukcií

Jeho úlohov je prečítať inštrukcie z inštrukčného registra a následne nastaviť potrebné signály pre jej vykonanie

Cache pamäť

Je to vyrovnávacie pamäť, snaží sa vyrovnať rýchlosť v procesore

hodiny